|  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Модель** | **Кодовое имя** | **Intel S-Spec** | **Тип корпуса** | **Тип процессорного разъёма** | **Частота, МГц** | [**Шина данных**](https://ru.wikipedia.org/wiki/%D0%A8%D0%B8%D0%BD%D0%B0_%D0%B4%D0%B0%D0%BD%D0%BD%D1%8B%D1%85)**(внешняя), бит** | **Напряжение питания, вольт** | **Нормы литографии техпроцесса, мкм** | **Кол-во транзисторов** | **Дата анонса** | **Примечание, отличие** |
| [**Intel 486DX**](https://ru.wikipedia.org/wiki/Intel486DX) | | | | | | | | | | | |
| Intel A80486DX-33 | P4 | SX729 | Керамический корпус PGA-168 | Socket 1, Socket 2, Socket 3 | 33 × 1 | 32 | 5 | 1 (1000 нм) | 1 185 000 | [7.05](https://ru.wikipedia.org/wiki/7_%D0%BC%D0%B0%D1%8F" \o "7 мая).[1990](https://ru.wikipedia.org/wiki/1990_%D0%B3%D0%BE%D0%B4) | Лого DX на корпусе. |
| [**Intel 486DX2**](https://ru.wikipedia.org/w/index.php?title=Intel486DX2&action=edit&redlink=1) | | | | | | | | | | | |
| Intel A80486DX2-50 | P24 | SX808 | Керамический корпус PGA-168 | Socket 1, Socket 2, Socket 3 | 25 × 2 | 32 | 5 | 0,8 (800 нм) | 1 200 000 | [3.03](https://ru.wikipedia.org/wiki/3_%D0%BC%D0%B0%D1%80%D1%82%D0%B0).[1992](https://ru.wikipedia.org/wiki/1992_%D0%B3%D0%BE%D0%B4) | Не имел проблем DX-50 с шинами ISA 16 bit и VESA VL-Bus в связи с работой на частоте 25 МГц, но был на 3…15 % медленнее в реальных приложениях. В основной массе отпускался [OEM](https://ru.wikipedia.org/wiki/OEM" \o "OEM)-производителем систем. Также выпускался фирмой [IBM](https://ru.wikipedia.org/wiki/IBM" \o "IBM) с соответствующей маркировкой на корпусе, типа: «COPYRIGHT INTEL '89 '92 1 MFG BY IBM» |